PCP AUDIO

Checklist de revisión de PCB

Proyecto:

Digital Input Mini

PCB:

Digital Input Mini.PcbPrj

Versión:

V1.0

Índice

Introducción....2
Dependencia....2
Checklist de revisión de PCB....3
Control de versiones....4

Introducción

Este documento tiene como finalidad reflejar la conformidad de los puntos a chequear en cada diseño, en el diseño de la PCB.

Este documento reúne un mínimo estandarizado y además se debe adaptar a la particularidades de cada diseño. Se rellenará y quedará guardado con los demás documentos de validación del diseño.

Dependencia

Este documento depende del "Procedimiento de diseño y revisión de PCB.odt".
El checklist debe estar copiado de la última versión del checklist general recogido en dicho documento.

Checklist de revisión de PCB

- ☒Realizar el ***Design Rule Check*** y que no exista **ningún error.**
- ☒Verificar que las vías estén tapadas (opción *tenting*).
- **Imprimir en cartulina y comprobar**:
  - ☒La PCB encaja en su envolvente, si la hay.
  - ☒Hay hueco para poner y quitar los conectores sin problemas dentro del chasis o envolvente. Usar conectores reales.
- ☒Verificar todas las *nets* del PCB una a una usando la lista de nets que se generó al compilar (*project->nets)*. Al seleccionar cada net se resalta y se comprueba que todo está en orden.
- **Marcado de la PCB:**
  - ☒Logotipos PCPaudio en la parte superior e inferior
  - ☒Identificación de la PCB: Nombre, archivo, fecha y versión
  - ☒Verificar que las serigrafías de los componentes están bien puestas para el montador con su posición y orientación adecuada.
  - ☒Comprobar que los conectores tienen su descripción y patillaje serigrafiada en la PCB.
  - ☒Comprobar que las opciones de configuración tienen su descripción serigrafiada en la PCB.
- ☒Verificar que exiten reglas de *clearance*, *width*, etc, que están activadas y son adecuadas para el diseño.
- ☒Verificar en el outputjob que en *Fabrication outputs*, están los *Gerber* y los *NC Drill*, verificar también que el *Gerber* incluye todas las capas usadas en el diseño.

Control de versiones

versión	Cambios	fecha
'0.0	Versión inicial del documento-("Plantilla de documento.odt")	01/09/19
'1,0	Creación del documento "Checklist de revisión de PCB"	19/01/20
'1.0.1	Se añade la impresión en cartulina, la verificación de *rules* y Gerber	25/01/20
'0.0	Se completa el checklist de revisión de PCB	21/05/21